

# Vers une contribution française aux SKA SPC (Signal Processing Centers)

Damien Gratadour<sup>1,2</sup>, Shan Mignot<sup>1,2</sup>

<sup>1</sup> *LESIA, OBSPM*

<sup>2</sup> *Lagrange, OCA*

Durant cette intervention, je présenterai les deux axes de la contribution française aux SKA SPC. D'une part les études de co-design en cours, menées par l'équipe SCOOP, intégrée à l'effort SAFE de SKAO, impliquant des acteurs Français, Néerlandais et Suisses, et visant à soutenir le futur approvisionnement des centres de calcul à travers un effort d'ingénierie transverse (à travers les communautés et également les ARTs -- Agile Release Trains -- de SKAO). D'autre part, je présenterai les efforts de R&D amont, visant à nourrir ce co-design et matérialisés à travers la création d'ECLAT, un laboratoire commun CNRS-Inria-Atos.